



FIG. 3.12 – Automate des réductions licites

	A	B	a	b	*
0	g, 4		s, 1	s, 3	
1	g, 2		s, 1	s, 3	
2					r, A → aA
3					r, A → b
4		g, 8	s, 7	s, 5	
5		g, 6	s, 7	s, 5	
6					r, B → bB
7					r, B → a
8					r, S → AB

TAB. 3.1 – Table LR(0) pour l'exemple

δ						
(0,a)	(s,1)	pile vide				<u>0</u>
(1,b)	(s,3)					<u>0a1</u>
(3,-)	(r,A → b)	on dépile la partie droite				<u>0a1b3</u>
(2,-)	(r,A → aA)	on empile la partie gauche	(1,A)	(g,2)		<u>0a1A2</u>
(4,b)	(s,5)	on dépile la partie droite				<u>0</u>
(5,b)	(s,5)	on empile la partie gauche	(0,A)	(g,4)		<u>0A4</u>
(5,a)	(s,7)					<u>0A4b5</u>
(7,-)	(r,B → a)	on dépile la partie droite				<u>0A4b5b5</u>
(6,-)	(r,B → bB)	on empile la partie gauche	(5,B)	(g,6)		<u>0A4b5b5B6</u>
(6,-)	(r,B → bB)	on dépile la partie droite				<u>0A4b5</u>
(6,-)	(r,B → bB)	on empile la partie gauche	(5,B)	(g,6)		<u>0A4b5B6</u>
(8,-)	(r,S → AB)	on dépile la partie droite				<u>0A4</u>
		on empile la partie gauche	(4,B)	(g,8)		<u>0A4B8</u>
		on dépile la partie droite				<u>0</u>
		on empile la partie gauche	(0,S)	(g,9)		<u>0S9</u>

TAB. 3.2 – Détail de l'algo avec mémorisation des états de la pile (abbba)